

COURS "SYSTEMES LOGIQUES II"
Eduardo Sanchez
EPFL - IC

Printemps 2009-2010
(Informatique et Systèmes de communication, 2ème semestre)

Documents de travail

Une copie des transparents du cours, ainsi que toute l'information y relative (programme, guide des laboratoires, etc), est disponible sur le site Web suivant:

<http://islwww.epfl.ch>

Livres conseillés

- * D. Mange
Analyse et synthèse des systèmes logiques, Vol. V, Traité d'électricité
Presses polytechniques romandes
1987

- * J. F. Wakerly
Digital design (4th edition)
Prentice Hall
2005

Contrôle des études

La note du cours est donnée par le résultat d'un test écrit (jeudi 3 juin)

Enseignant responsable du cours

Eduardo Sanchez, bureau INN 236

SYSTEMES LOGIQUES II

Dates	Heure	Salle	Thème
Jeu. 04 mars	14.15 h	CO3	Leçon 1: Corrigé des tests
Jeu. 11 mars	14.15 h	CO3	Leçon 2: Structure d'un processeur : unité de traitement
Jeu. 18 mars	14.15 h	CO3	Leçon 3: Structure d'un processeur : unité de contrôle
Jeu. 18 mars	16.15 h	INN218	Labo 1 (syscom)
Jeu. 25 mars	14.15 h	CO3	Leçon 4: Les circuits FPGA
Jeu. 25 mars	16.15 h	INN218	Labo 1 (info)
Jeu. 01 avril	14.15 h	CO3	Leçon 5: Architecture de von Neumann
Jeu. 01 avril	16.15 h	INN218	Labo 2 (syscom)
Jeu. 15 avril	14.15 h	CO3	Leçon 6: Langage machine
Jeu. 15 avril	16.15 h	INN218	Labo 2 (info)
Jeu. 22 avril	14.15 h	CO3	Leçon 7: VHDL 1
Jeu. 22 avril	16.15 h	INN218	Labo 3 (syscom)
Jeu. 29 avril	14.15 h	CO3	Leçon 8: VHDL 2
Jeu. 29 avril	16.15 h	INN218	Labo 3 (info)
Jeu. 06 mai	14.15 h	CO3	Leçon 9: VHDL 3
Jeu. 06 mai	16.15 h	INN218	Labo 4 (syscom)
Jeu. 20 mai	14.15 h	CO3	Leçon 10: VHDL 4
Jeu. 20 mai	16.15 h	INN218	Labo 4 (info)
Jeu. 27 mai	14.15 h	CO3	Leçon 11: VHDL 5
Jeu. 27 mai	16.15 h	INN218	Labo 5 (syscom)
Jeu. 03 juin	14.15 h 14.15h		Test pour syscom Test pour info